

John Thallemer

English translation

JP 6067483



(19)日本特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開平6-67483

(43)公開日 平成6年(1994)3月11日

	識別記号	庁内整理番号	F I	技術表示箇所
G 0 3 G 15/00	1 0 3			
	1 0 1	8910-2H		
21/00	1 1 1			
	1 1 8			

審査請求 未請求 請求項の数 2 (全 23 頁)

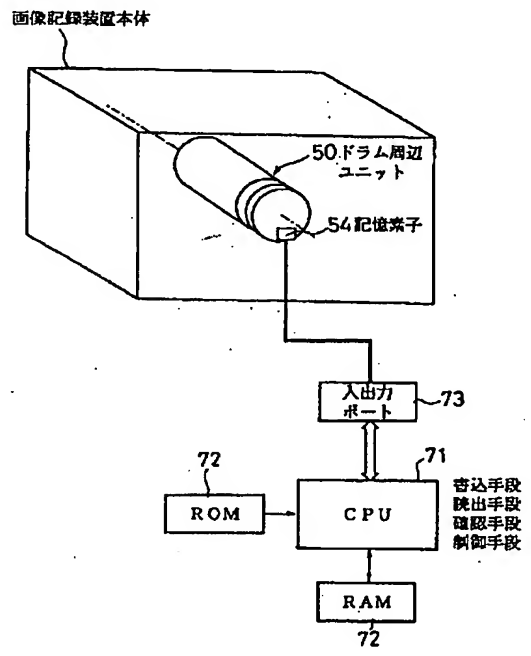
(21)出願番号	特願平3-75965	(71)出願人	000005496 富士ゼロックス株式会社 東京都港区赤坂三丁目3番5号
(22)出願日	平成3年(1991)2月12日	(72)発明者	西 昌章 神奈川県海老名市本郷2274番地 富士ゼロックス株式会社海老名事業所内
		(74)代理人	弁理士 中村 智廣 (外2名)

(54)【発明の名称】 ドラム周辺ユニットの通信エラー防止装置

(57)【要約】

【目的】画像記録装置本体に着脱自在なドラム周辺ユニットに設けられた記憶素子に、画像記録データを記憶する際に通信エラーが生じた場合でも、画像記録装置の稼働性を低下させることなく、しかも画像記録装置の記録速度等の性能をも低下させることなく通信エラーを確実に防止可能なドラム周辺ユニットの通信エラー防止装置を提供することを目的とする。

【構成】確認手段によって画像記録データの書き込みエラーを検出した場合は、次の画像記録データの書き込み時に次の画像記録データを記憶素子に書き込む動作を、一連の画像記録データの書き込み動作が終了するまで継続し、最後の画像記録データの書き込み時に書き込みエラーを検出した場合に初めて書き込み動作を中断してその旨を表示する制御手段を備えるように構成した。



Inventor(s):

NISHI MASAACKI

Application No. 03075965 JP03075965 JP, **Filed** 19910212, **A1 Published** 19940311

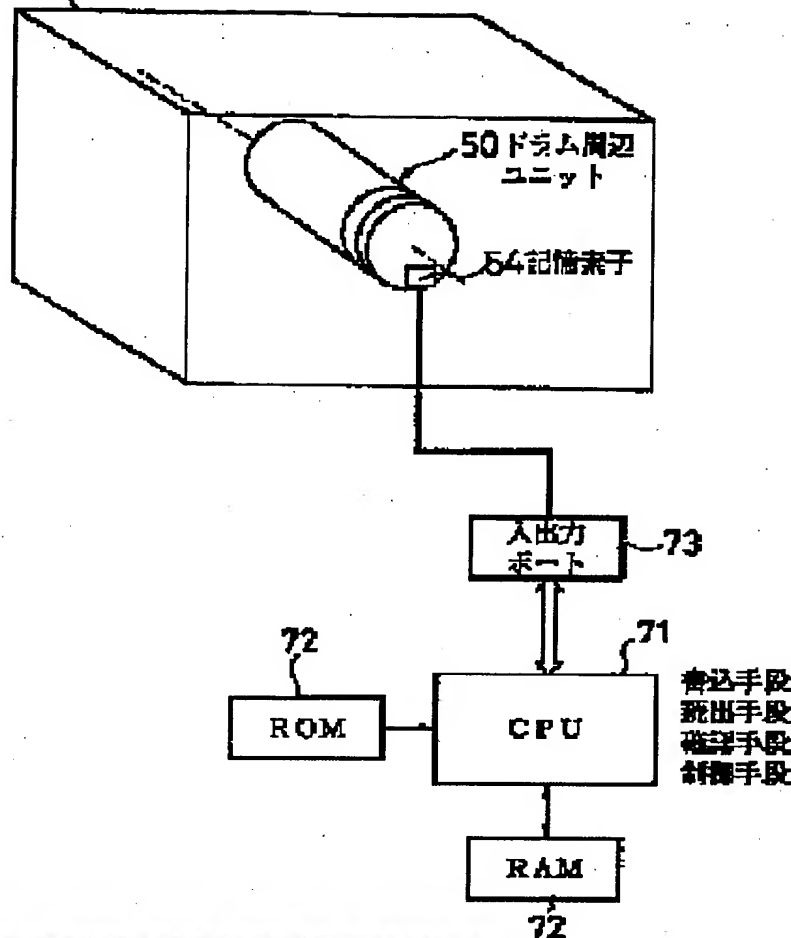
Int'l Class: G03G01500

G03G01500 G03G02100 G03G02100

Patents Citing This One No US, EP, or WO patent/search reports have cited this patent.

Search scope: JP (bibliographic data only)
 Years: 1981-2004
 Patent/Publication No.: ((JP06067483))

画像記録装置本体



Order This Patent	Family Lookup	Find Similar	Legal Status
-------------------	---------------	--------------	--------------

[Go to first matching text](#)

JP06067483 A
 COMMUNICATION ERROR PREVENTING DEVICE FOR DRUM PERIPHERAL UNIT
 FUJI XEROX CO LTD

Abstract:

PURPOSE: To prevent a communication error preventing device for a drum peripheral unit, capable of surely preventing a communication error without reducing the working ratio of an image recorder and further, deteriorating the performance of the recording speed, etc., of the image recorder, even if the communication error arises at the time of storing image recording data on a storage element provided on the drum peripheral unit freely attachable/ detachable to/from an image recorder main body. **CONSTITUTION:** The communication error preventing device for the drum peripheral unit, is constituted so as to provide a control means 71 continuing an action for writing the next image recording data on the storage element 54 at the time of writing the next image recording data, until the writing action of series of image recording data is completed, when an error in the writing of the image recording data is detected by a confirming means 17, and interrupting the writing action for the first time when the error in the writing is detected at the time of writing the final image recording data, to display the fact.